



吉首大学学报自然科学版 » 2011, Vol. 32 » Issue (3): 51-54 DOI:

物理与电子

[最新目录](#) | [下期目录](#) | [过刊浏览](#) | [高级检索](#)

[◀ Previous Articles](#) | [Next Articles ▶](#)

基于吉尔伯特型的CMOS射频混频器的设计

(湖南工程职业技术学院,湖南 长沙 410151)

Design of CMOS RF Mixer Based on Gilbert Cell

(Hunan Engineering Technology Vocational College, Changsha 410151, China)

- 摘要
- 参考文献
- 相关文章

全文: [PDF \(277 KB\)](#) [HTML \(1 KB\)](#) **输出:** [BibTeX](#) | [EndNote \(RIS\)](#) [背景资料](#)

摘要 采用多晶电阻作为输出负载、开关对的源极注入电流、共源节点串联电感、驱动级的源箝并阻抗方法，提出了一种新型的双通道正交混频器，并采用Candence完成了电路设计。仿真结果表明：在电源电压为1.8V，本振信号输入功率为3 dBm时，混频器在1 MHz中频处的单边带噪声系数为7.47 dB，在100 kHz中频处为9.35 dB，在10 kHz中频处为16.39 dB；变频增益降为8.46 dB。提高了线性度，且其三阶交调点为8.42 dBm。

关键词： 吉尔伯特型混频器 正交混频器 CMOS工艺

Abstract: A novel double channel quadrature mixer is proposed in the paper. In this mixer, polycrystal resistance, source injection current of switch transistor, series inductor of common source node, degeneration impedance in driving stage were adopted. The circuit was designed and simulated by Candence. The results indicated that the SSB noise factors were 7.47 dB/Hz@ 1 MHz, 9.35 dB/Hz@ 1 MHz and 16.39 dB/Hz@10 kHz when the input power was equal to 3 dBm with VDD=1.8 V. In addition, the conversion gain decreased to 8.46 dB to increase linearity, and the 3th point of intermodulation was 8.42 dBm.

Key words: [Gilbert mixer](#) [quadrature mixer](#) [CMOS process](#)

服务

- 把本文推荐给朋友
- 加入我的书架
- 加入引用管理器
- E-mail Alert
- RSS

作者相关文章

- 周少华

基金资助：

湖南省教育厅科学研究资助项目(10C0109)

作者简介：周少华（1963-），男，湖南祁阳人，湖南工程职业技术学院副教授，硕士，主要从事微电子器件及系统电路研究。

引用本文：

周少华. 基于吉尔伯特型的CMOS射频混频器的设计[J]. 吉首大学学报自然科学版, 2011, 32(3): 51-54.

ZHOU Shao-Hua. Design of CMOS RF Mixer Based on Gilbert Cell[J]. Journal of Jishou University (Natural Sciences Edit), 2011, 32(3): 51-54.

- [1] 徐世六, 范麟, 郭树田.世界RFIC发展趋势与中国RFIC发展思考 [J].微电子学,2006,36 (5) :533-539.
- [2] BEHZAD RAZAVI.Design of Analog CMOS Integrated Circuit [M].[S.l.]:McGraw-Hill,2001.
- [3] PHILLIP E ALLEN,DOUGLAS R HOLBERG.CMOS Analog Circuit Design [M].England:Oxford University,2002.
- [4] GILBERT B.A Presice Four-Quadrant Multiplier with Subnanosecond Response.IEEE [J].Solid -State Circuits,1968(3):365-373.
- [5] SALEM R F,TAWFIK M S,RAGAIE H F.A New RF CMOS Mixer with a High Performance in 0.18 um Technology [C]//The 2002 45th Midwest Symposium on Circuits and Systems,2002:262-265.

版权所有 © 2012 《吉首大学学报（自然科学版）》编辑部
通讯地址：湖南省吉首市人民南路120号《吉首大学学报》编辑部 邮编：416000
电话传真：0743-8563684 E-mail：xb8563684@163.com 办公QQ：1944107525
本系统由北京玛格泰克科技发展有限公司设计开发 技术支持：support@magtech.com.cn