

图像与信号处理

基于VHDL技术实现视频采集处理器的控制

田雁¹, 曹剑中¹, 许朝晖¹, 李变霞¹, 刘莹^{1,2}

(1 中国科学院西安光学精密机械研究所, 西安 710068)

(2 中国科学院研究生院, 北京 100039)

收稿日期 2005-11-1 修回日期 2006-3-20 网络版发布日期 2006-7-30 接受日期

摘要 针对目前视频图像采集技术中图像采样控制复杂, 应用不灵活的问题, 基于现有视频采样芯片SAA7111, 提出一种采用VHDL技术来模拟实现 I²C 总线接口的方法, 控制视频采集处理器实现视频图像采集. 实验证明, I²C 总线控制SAA7111采样图像数据正确、稳定. 该方法具有非常好的可移植性.

关键词 [I²C总线](#) [VHDL](#) [视频采集](#) [SAA7111](#)

分类号 [TN911.72](#)

通讯作者 田雁 ty_cas@163.com

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF\(602KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [复制索引](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“ I²C总线” 的相关文章](#)
- ▶ [本文作者相关文章](#)

- [田雁](#)
- [曹剑中](#)
- [许朝晖](#)
- [李变霞](#)
- [刘莹](#)
-