

工程应用技术与实现

嵌入式系统外围接口的时序分析与电路设计

濮小川, 赵秋霞, 蒋烈辉, 马鸣锦, 杜威

(信息工程大学信息工程学院, 郑州 450002)

收稿日期 修回日期 网络版发布日期 2007-3-1 接受日期

摘要 以两款微控制器的以太网和USB接口设计为例, 对其外围接口时序进行了分析与比较, 给出了接口电路设计方案, 论述了嵌入式系统外围接口的时序分析与电路设计的一般方法和技巧。

关键词 [嵌入式系统](#) [外围接口](#) [外围部件](#) [时序分析](#) [电路设计](#)

分类号

DOI:

通讯作者:

作者个人主页: 濮小川; 赵秋霞; 蒋烈辉; 马鸣锦; 杜威

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF \(283KB\)](#)

▶ [\[HTML全文\]\(0KB\)](#)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“嵌入式系统”的 相关文章](#)

▶ [本文作者相关文章](#)

· [濮小川, 赵秋霞, 蒋烈辉, 马鸣锦, 杜威](#)