

系统工程与电子技术

Systems Engineering and Electronics

[首页](#) | [期刊介绍](#) | [编委会](#) | [投稿指南](#) | [会议信息](#) | [期刊订阅](#) | [联系我们](#)

系统工程与电子技术

电子技术

[最新目录](#) | [下期目录](#) | [过刊浏览](#) | [高级检索](#)

[◀◀ 前一篇](#) | [后一篇 ▶▶](#)

基于校验矩阵优化扩展的码率兼容LDPC码设计

陈紫强^{1,2}, 欧阳缮^{1,2}, 李民政², 臧岚², 肖海林²

1. 西安电子科技大学电子工程学院, 陕西 西安710071;

2. 桂林电子科技大学认知无线电与信息处理省部共建教育部重点实验室, 广西 桂林541004

Optimized extension of the parity check matrix for rate compatible LDPC codes

CHEN Zi-qiang^{1,2}, OUYANG Shan^{1,2}, LI Min-zheng², ZANG Lan², XIAO Hai-lin²

1. School of Electronic Engineering, Xidian University, Xi'an 710071, China;

2. Key Laboratory of Cognitive Radio & Information Processing, Ministry of Education, Guilin University of Electronic Technology, Guilin 541004, China

[摘要](#) [图/表](#) [参考文献\(0\)](#) [相关文章\(6\)](#)



版权所有 © 北京航天情报与信息研究所《系统工程与电子技术》编辑部 2009

通讯地址: 北京市西城区142信箱32分箱《系统工程与电子技术》编辑部(100854)

电话: (010)68388406、68386015 E-mail: xtgcydzjs@126.com(中文版)/jseeoffice@126.com(英文版)

本系统由北京玛格泰克科技发展有限公司设计开发 技术支持: support@magtech.com.cn

京ICP备11035014号